



이 정 석

YEAR OF PRACTICE

- 2001년 ~ 현재

EDUCATIONAL BACKGROUND

- 연세대학교 전기전자공학 (석사)
- 중앙대학교 전자전기공학 (학사)

ADMISSIONS / AFFILIATIONS

- 변리사 (2001, 제38회)
- 대한변리사회 (KPAA)

TECHNICAL EXPERTISE

- 전자, 반도체, 통신
- 반도체 장비
- 증강 현실(AR), 가상 현실(VR)
- 인공지능 (AI)
- 소프트웨어

CONTACT

- Tel: 02-6714-1170
- Email: jsLee@nampat.co.kr

PROFESSIONAL EXPERIENCE

- 특허/실용신안 국내/해외/PCT 출원 및 중간사건 대응
- 반도체 장비 관련 이의신청, 특허 무효심판, 권리범위확인심판 및 소송
- 글로벌 반도체 장비 제조사의 FTO 프로젝트 및 경쟁사 특허 무효화 프로젝트 20여건 수행 (샤워헤드, 진공반송모듈, 마스크 얼라인먼트 장치, 플라즈마 에칭장치, 자기부상 이송장치, OLED 증착장치, 정전척, 진공 증착 챔버 등)
- 반도체 공정과 관련된 특허동향분석 및 IP 전략 수립

OTHERS

- 미국 로펌 Blakely Sokoloff Taylor Zafman LLP 교환 근무 (2014 ~ 2015)
- "특허침해를 피하는 방법(특허침해 회피설계)" Display Asia지 기고
- 한국 생산성본부 지적재산권 강사
- 외부 강의 (AI Inventions - KIPO patent examination guidelines)
- 외부 강의 (Best Way to Expedite Examination of Your Patent Applications in Korea)
- 외부 강의 (Software Invention in Korea)
- 외부 강의 (How to streamline a Response Procedure to OA)
- 국내 반도체 장비업체 강의 (특허 회피 설계)
- 글로벌 반도체 장비 제조사의 국제 특허전략회의 참석 (2011 ~ 2022)