



李正錫 (イ・ジョンソク)

YEAR OF PRACTICE

- 2001年～現在

EDUCATIONAL BACKGROUND

- 延世大学校 電気電子工学専攻 修士過程修了
- 中央大学校 電子電気工学部卒

ADMISSIONS / AFFILIATIONS

- 弁理士 (2001, 第38期)
- 大韓弁理士会 (KPAA)
- 韓国語・英語・日本語

TECHNICAL EXPERTISE

- 電子、半導体、通信
- 半導体製造装置
- 拡張現実 (AR) , 仮想現実 (VR)
- 人工知能 (AI)
- ソフトウェア

CONTACT

- Tel: 02-6714-1170
- Email: jsLee@nampat.co.kr

PROFESSIONAL EXPERIENCE

- 特許 / 実案 (国内外/PCT) : 出願・OA対応
- 半導体製造装置 : 異議申立、特許無効審判、権利範囲確認審判及び訴訟
- グローバル半導体製造装置メーカーのFTO調査および競合他社の特許無効化 (シャワーヘッド、真空搬送モジュール、マスクアライメント装置、プラズマエッチング装置、磁気浮上搬送装置、OLED蒸着装置、静電チャック、真空蒸着チャンバなど)
- 半導体関連の特許動向分析とIP戦略の確立

OTHERS

- 「Blakely Sokoloff Taylor Zafman LLP」(米) 勤務 (2014~2015)
- 「特許侵害を避ける方法 (特許侵害回避)」 Display Asia 誌
- 韓国生産性本部知的財産権講師
- 外部講義 (AI Inventions - KIPO patent examination guidelines)
- 外部講義 (Best Way to Expedite Examination of Your Patent Applications in Korea)
- 外部講義 (Software Invention in Korea)
- 外部講義 (How to streamline a Response Procedure to OA)
- 韓国国内の半導体関連企業向け講義 (特許回避設計)
- 国際特許戦略会議に参席 (グローバル半導体製造装置メーカー) (2011~2022)